

ABSTRACT OF THE DISCLOSURE

スキャナ機構部 10 でスキャンしたスキャンデータの偶数ビットを、偶数用インターレースメモリ 24 に格納し、スキャンデータの奇数ビットを奇数用インターレースメモリ 26 に格納する。インターレース処理タスク 42 は、印刷イメージデータを生成するのにあたり、偶数ビットのスキャンデータを偶数用インターレースメモリ 24 から読み出し、奇数ビットのスキャンデータを奇数用インターレースメモリ 26 から読み出すだけですむので、高解像度印刷における印刷待ち時間を可及的に短くすることができる。

0973911-0101